

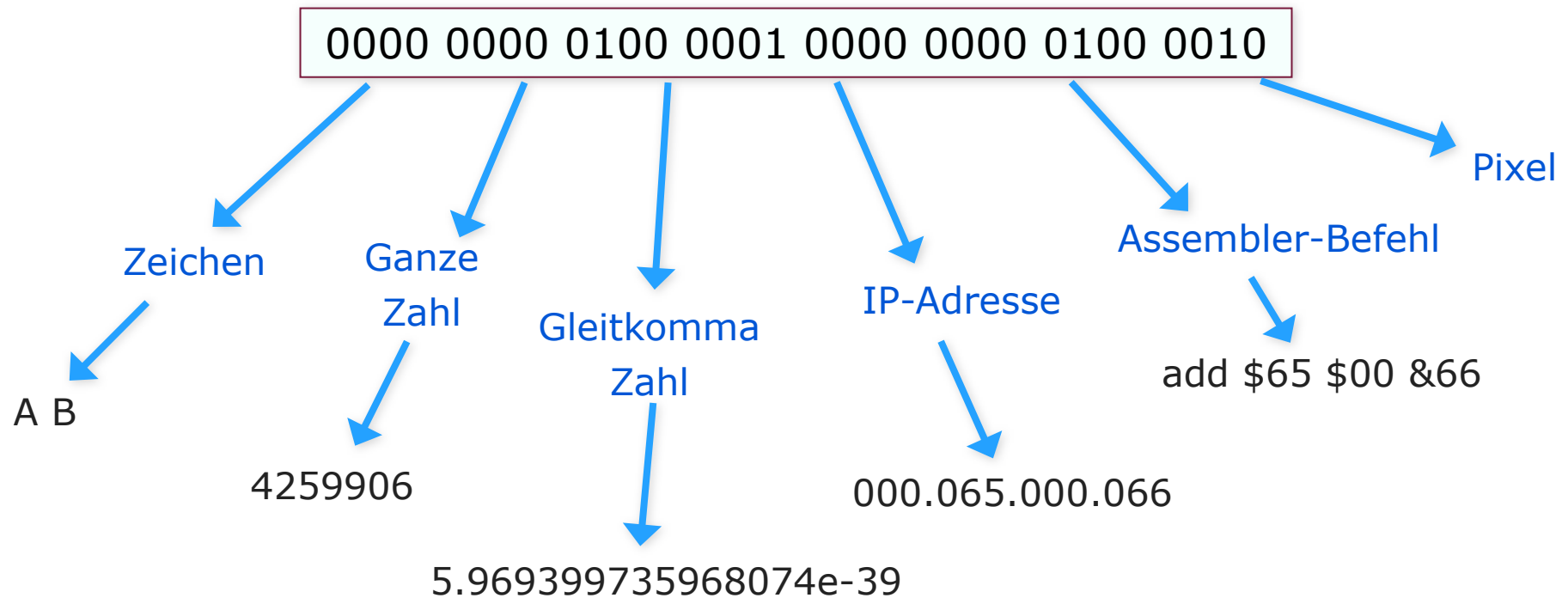
Informationskodierung



SS 2012

Prof. Dr. Margarita Esponda

Eine Speicheradresse mit 32 Bits kann sehr unterschiedlich interpretiert werden.



Binärsystem → Zehnersystem

(mit Zahlen ohne Vorzeichen)

Das Binärsystem benötigt nur 2 verschiedene Symbole, um alle Zahlen zu kodieren. (**0** oder **1**)

Binärdarstellung

Dezimaldarstellung

$$\begin{aligned} \boxed{101010}_2 &= 1 \cdot 2^5 + 0 \cdot 2^4 + 1 \cdot 2^3 + 0 \cdot 2^2 + 1 \cdot 2^1 + 0 \cdot 2^0 \\ &= 32 + 8 + 2 \\ &= \boxed{42}_{10} \end{aligned}$$

Zahlen in einem Stellenwertsystem

$$z_n z_{n-1} z_{n-1} \dots z_2 z_1 z_0 = \sum_{i=0}^n z_i \cdot b^i$$

In dem Binärsystem sind die Ziffern $z_i \in \{0;1\}$ und $b = 2$


Im Dezimalsystem sind die Ziffern $z_i \in \{0;1;2;3;4;5;6;7;8;9\}$ und $b = 10$

Zehnersystem → Binärsystem

(Zahlen ohne Vorzeichen)

$$42_{10} = 101010_2$$

	Rest
42	0
21	1
10	0
5	1
2	0
1	1
0	



Addition mit Binärzahlen

$$\begin{array}{r} \text{(1)} \quad \quad \text{(1)} \text{ (1)} \quad \quad \quad \text{(1)} \text{ (1)} \leftarrow \text{Übertrag} \\ 1 \ 0 \ 1 \ 1 \ 0 \ 0 \ 1 \ 1 \ 0 \ 1 \\ 1 \ 0 \ 1 \ 1 \ 0 \ 0 \ 0 \ 0 \ 1 \ 1 \ 0 \\ \hline 1 \ 0 \ 1 \ 1 \ 0 \ 0 \ 1 \ 0 \ 0 \ 1 \ 1 \end{array}$$

Multiplikation mit Binärzahlen

$$\begin{array}{r} \\ \mathbf{x} \\ \hline \\ \\ \\ \hline \end{array} = 32 + 16 + 4 + 2 + 1 = \mathbf{55}$$

$$\begin{array}{r} \\ \mathbf{x} \\ \hline \end{array} = 11 + 4 = \mathbf{55}$$

Positive und Negative Zahlen

Mit einem **32**-Bit-Wort können **2^{32}** verschiedene Zahlen dargestellt werden.

Das erlaubt einen Wertebereich von **0** bis **$2^{32}-1$** , wenn wir nur positive Zahlen damit darstellen wollen.

$$0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000_2 = 0_{10}$$

$$0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0001_2 = 1_{10}$$

$$0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0010_2 = 2_{10}$$

.....

$$1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1110_2 = 4\ 294\ 967\ 294_{10}$$


$$1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111_2 = \mathbf{4\ 294\ 967\ 295}_{10}$$

Wie kann dieser Wertebereich aufgeteilt werden, so dass positive und negative Zahlen dargestellt werden können?

Positive und Negative Zahlen

1. Lösung **Balancierte Teilung:**

Vorzeichen **0 = positive** **1 = negative**


0000 0000 0000 0000 0000 0000 0000 0000

Probleme:

0000 0000 0000 0000 0000 0000 0000 0000 = **+0**

1000 0000 0000 0000 0000 0000 0000 0000 = **-0**

Zwei verschiedene Kodierungen für Null!

Sehr schlecht für eine Hardware-Implementierung!

Positive und Negative Zahlen

2. Lösung Unbalancierte Teilung:

0000 0000 0000 0000 0000 0000 0000 0000 = 0

0000 0000 0000 0000 0000 0000 0000 0001 = 1

0000 0000 0000 0000 0000 0000 0000 0010 = 2

.....

0111 1111 1111 1111 1111 1111 1111 1110 = 2 147 483 646

0111 1111 1111 1111 1111 1111 1111 1111 = 2 147 483 647

1000 0000 0000 0000 0000 0000 0000 0000 = **-2 147 483 648**

1000 0000 0000 0000 0000 0000 0000 0001 = -2 147 483 647

1000 0000 0000 0000 0000 0000 0000 0010 = -2 147 483 646

.....

1111 1111 1111 1111 1111 1111 1111 1101 = -3

1111 1111 1111 1111 1111 1111 1111 1110 = -2

1111 1111 1111 1111 1111 1111 1111 1111 = -1

**Es gibt eine
negative
Zahl mehr!**

Zweierkomplementdarstellung

$$\begin{array}{r}
 \text{Übertrag} \\
 \swarrow \\
 \begin{array}{r}
 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 111 \\
 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0001 = 1 \\
 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111 = -1
 \end{array}
 \end{array}$$

$$\mathbf{1}\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000 = 0$$

32 Bits

Arithmetischer Überlauf (Overflow)

Positive und negative Zahlen können einfach addiert werden und das Ergebnis ist richtig!

Zweierkomplementdarstellung

Wie kann ich aus n die Zahl $-n$ kodieren?

Beispiel: 0000 0000 0000 0000 0000 0000 0000 0111₂ = 7_{10}

Schritt 1: Alle Bits werden umgekippt

1111 1111 1111 1111 1111 1111 1111 1000₂

Schritt 2: Eine 1 wird addiert

1111 1111 1111 1111 1111 1111 1111 1001₂ = -7_{10}

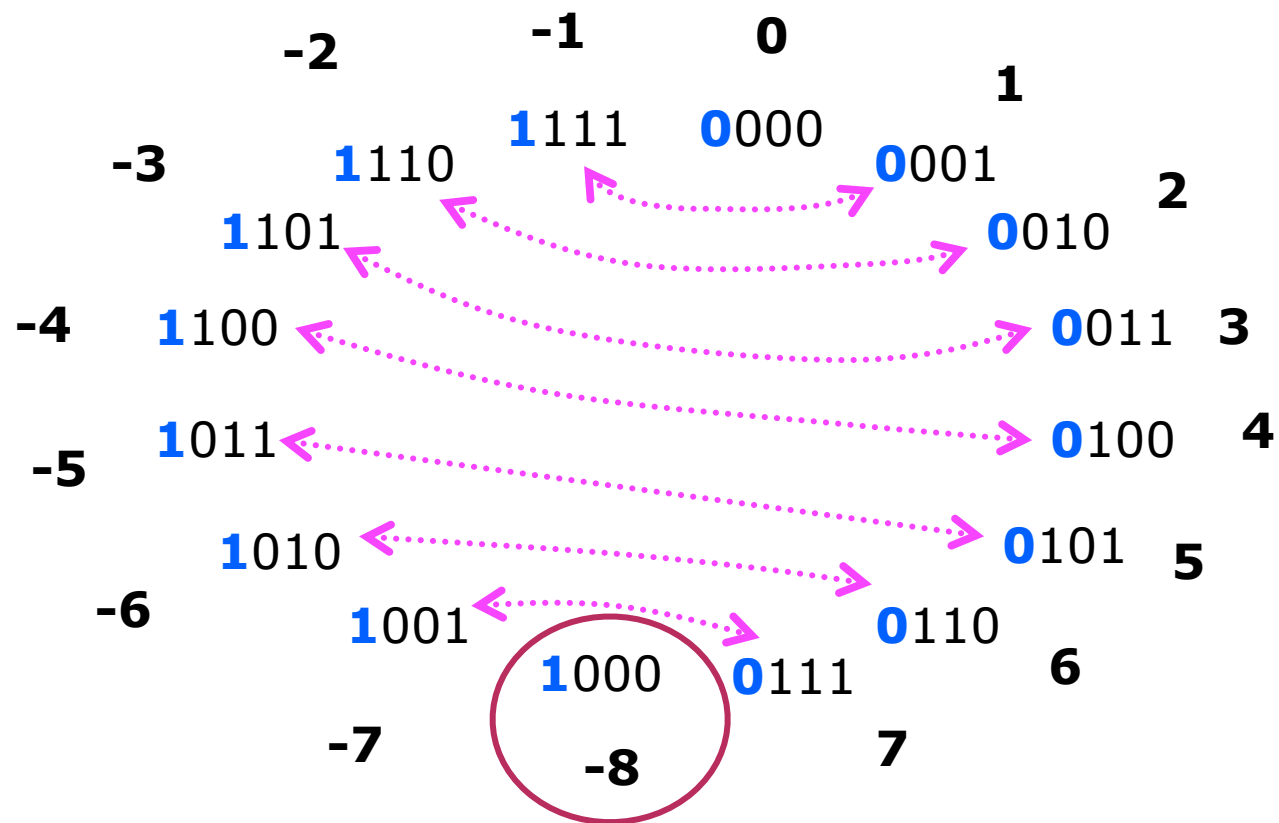
$\begin{array}{r}
 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1\ 1 \\
 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0111_2 = 7_{10} \\
 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1111\ 1001_2 = -7_{10} \\
 \hline
 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000
 \end{array}$

overflow → 1

0000 0000 0000 0000 0000 0000 0000 0000

Zweierkomplementdarstellung

mit nur 4 Bits



Zweierkomplementdarstellung

-1₁₀

1₁₀

$$\mathbf{1111} + 0001 \longrightarrow 0000$$


$$\mathbf{11111111} + 00000001 \longrightarrow 00000000$$

$$\mathbf{11111111111111111111} + 000000000000000001 \longrightarrow 00000000000000000000$$

$$\begin{array}{r} 01111111111111111111111111111111 \\ + 00000000000000000000000000000001 \\ \hline \end{array} \longrightarrow 2\ 147\ 483\ 647$$

$$\mathbf{10000000000000000000000000000000} \longrightarrow -2\ 147\ 483\ 648$$


Subtraktion 8 Bits

77_{10} 


0 1 0 0 1 1 0 1

70_{10} 

0 1 0 0 0 1 1 0

77_{10} 

(1) (1) (1) (1)
0 1 0 0 1 1 0 1

-70_{10} 

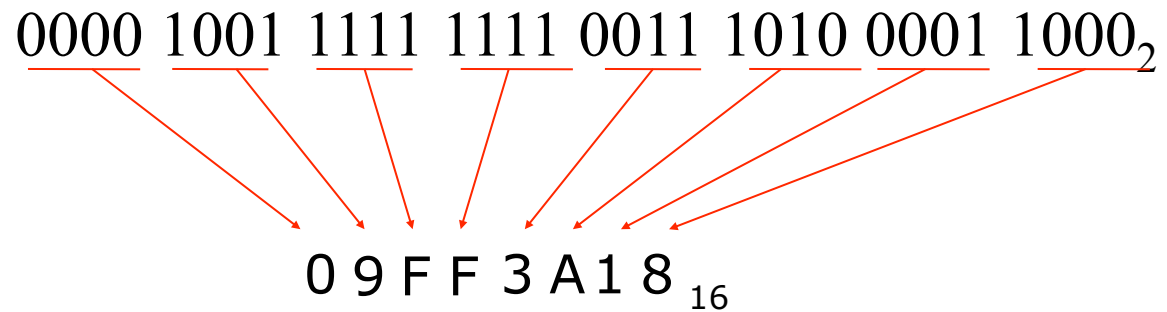
+
1 0 1 1 1 0 1 0

(1) 0 0 0 0 0 1 1 1  7_{10}

Zweierkomplement

Hexadezimal-Darstellung

0000	0
0001	1
0010	2
0011	3
0100	4
0101	5
0110	6
0111	7
1000	8
1001	9
1010	A
1011	B
1100	C
1101	D
1110	E
1111	F



Beispiel: Farben

Hexadezimal: **FF 00 AD** HTML

Dezimal: **255, 000, 173** Java

Hexadezimal-Kodierung

Basis = 16

Ziffern = { 0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E, F }
 0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15

Hexadezimal → Dezimal

Beispiel:

$$1A4FB_{16} = 1 \cdot 16^4 + A \cdot 16^3 + 4 \cdot 16^2 + F \cdot 16^1 + B$$

$$= 107771_{10}$$

Dezimal → Hexadezimal

	Rest	
107771	11	1
6735	15	A
420	4	4
26	10	F
1	1	B
0		

